

### מיתוג ומערכות ספרתיות

אתר הקורס:

[www.cs.huji.ac.il/~dlocs](http://www.cs.huji.ac.il/~dlocs)

קיימים שני news-groups  
ספרים בספריית הרמן (Digital Design, Morris Mano)

מְרָצָה: עידו ברגמן.  
שעות קבלה: ראשון 10:00-12:00 (Ross 22).

מתרגלים: תמיר חזן  
לביא שפיגלמן

שני תרגילי סימולציה, הראשון מגן 5% והשני חובה 10%  
תרגילים תאורטיים מגן 10% – ראו אתר הקורס

### מיתוג ומערכות ספרתיות

Reference book:

- “Computer engineering – hardware design” by Morris Mano, Prentice Hall
- “Digital Design” by Morris Mano Prentice Hall

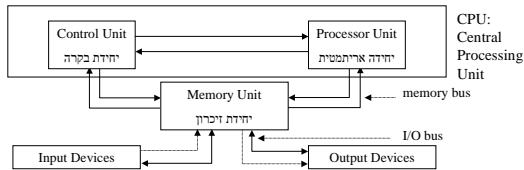
#### נושאים:

Binary Numbers and Codes	קודים ומערכות בינאריות
Digital Circuits – Boolean Algebra	מעגלים ספרתיים – אלגברה בוליאנית
Analysis of boolean systems	פישוט פונקציות בוליאניות
Decoders, Encoders, Multiplexers	לוגיקה צירופית
Sequential Logic Filp-Flops (דלגלים)	לוגיקה סדרתית
Registers and counters	אוגרים ומונים
Memory Units	יחידות הזיכרון
Register transfer and computer organization	מבנה אוגרים ופעולות מכונה
Control until	יחידת הבקרה ופעולותיה
Computer instructions and addressing modes	פקודות מכונה ושיתות מיעון

מבנה המחשב

### מבנה מחשב – סכימה כללית:

מודל פון – ניימן: פקודות נתונים מאוחסנים באותה יחידת זיכרון.  
מודל אונברסלי: מכונת טיורינג אוניברסלית (Turing Machine)



### ייצוג מספרים במחשב

מספר מיוצג בבסיס r:

$$\dots a_5 a_4 a_3 a_2 a_1 a_0 \cdot a_{-1} a_{-2} a_{-3} a_{-4} \dots$$

כאשר לכל  $i \in \{0, 1, \dots, r-1\}$

המרה לייצוג בבסיס 10:

$$\sum_{i=0}^n a_i r^i + \sum_{i=1}^k a_{-i} r^{-i} = \sum_{i=k}^n a_i r^i =$$

$$= a_n r^n + a_{n-1} r^{n-1} + \dots + a_1 r^1 + a_0 + a_{-1} \frac{1}{r} + a_{-2} \frac{1}{r^2} + \dots + a_{-k} \frac{1}{r^k}$$

דוגמא:

$$* (201.21)_3 = 2 \cdot 3^2 + 1 \cdot 3^0 + 2 \cdot 3^{-1} + 1 \cdot 3^{-2} = 18 + 1 + \frac{2}{3} + \frac{1}{9} = (19 \frac{2}{9})_{10}$$

$$* (10110.011111111\dots)_2 = 2^4 + 2^2 + 2^1 + \frac{1}{4} + \frac{1}{8} + \frac{1}{16} + \frac{1}{32} + \dots \rightarrow (22.5)_{10}$$

$$(10110.1) = (22.5)_{10} = 22$$

### מעבר בין בסיסים:

יהי X מספר להמרה מבסיס 10 לבסיס r. נבצע חילוקים מתמשכים ב-r:

$$X / r \rightarrow X^{(1)}, S^{(1)}$$

$$X^{(1)} / r \rightarrow X^{(2)}, S^{(2)}$$

$$X^{(2)} / r \rightarrow X^{(3)}, S^{(3)}$$

$$(S^{(n)} S^{(n-1)} \dots S^{(2)} S^{(1)})_r \text{ התוצאה}$$

$$(35)_{10} \Rightarrow (?)_2 \text{ דוגמא}$$

$$35/2 \Rightarrow (17, 1)$$

$$17/2 \Rightarrow (8, 1)$$

$$8/2 \Rightarrow (4, 0)$$

$$4/2 \Rightarrow (2, 0)$$

$$2/2 \Rightarrow (1, 0)$$

$$1/2 \Rightarrow (0, 1)$$

התוצאה  $(100011)_2$

הייצוג הפנימי במחשב וכן הפעולות האריתמטיות והלוגיות הן כולן בינאריות.

המרות מבסיס בינארי לבסיס אחר (בדר"כ עשרוני) הן לצורך הצגת תוצאות.

בבסיסים נוספים לצורך הצגת השגם שימושיים:

Octal (8), Hexadecimal (16)

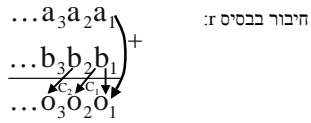
0...7      0...9ABCDEF

המעבר מבינארי לאוקטל או הקסדצימל הינו פשוט ומתבצע ע"י קיבוץ:

$$\frac{100\ 010\ 111\ 001\ 000\ 110\ 111}{(4\ 2\ 7\ 1\ 0\ 6\ 7)_8}$$

$$\frac{0011\ 1001\ 1100\ 0001\ 1000\ 1010}{(3\ 9\ C\ 1\ 8\ A)_{16}}$$

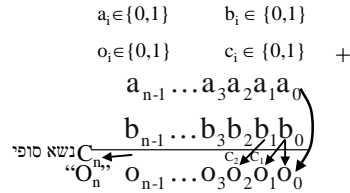
**חיבור מספרים:**



$O_i = (a_i + b_i) \bmod r$   
 $C_i = 1$  iff  $a_i + b_i \geq r$  (0 otherwise)  
 $a_i \in \{0, 1, \dots, r-1\}$  תזכורת:  
 $b_i \in \{0, 1, \dots, r-1\}$

$O_i = (a_i + b_i + c_{i-1}) \bmod r$   
 $C_i = [(a_i + b_i + c_{i-1}) \geq r]$

**חיבור מספרים בינאריים:**

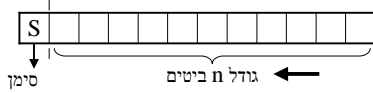


$O_i = (a_i + b_i + c_{i-1}) \bmod 2$

$C_i = \begin{cases} 1 & \text{אם } a_i + b_i + c_{i-1} \geq 2 \\ 0 & \text{אחרת} \end{cases}$

פעולת החיבור ניתנת למימוש פשוט ע"י מעגל ספרתי.

**יצוגם של מספרים שליליים – יצוג ע"י גודל וסימן**



$S=0$  <= המספר חיובי  
 $S=1$  <= המספר שלילי

דוגמא:  $n=2$

שליליים: 0: 100	חיוביים: 0: 000
-1: 101	1: 001
-2: 110	2: 010
-3: 111	3: 011

- בשיטה זו יש יצוג כפול ל-0.
- קשה לבצע פעולות אריתמטיות.
- משתמשים בייצוג זה בייצוג מספרים בנקודה צפה (floating point).
- לצורך הצגת המונה (exponent).

**ייצוג ע"י המשלים ל-2: (2's Complement)**

זהו יצוג של מספרים שלמים בני n ביטים. מוסיפים "ספרת סימן" כך שיש לנו n+1 ספרות סה"כ.

- מספר חיובי <- ספרת הסימן 0.
- מספר שלילי <- ספרת הסימן 1.

דוגמא:  $N = 2^3 = 8$      $n + 1 = 3$      $n = 2$

$(4=8-4)$	100 :-4	000 :0
$(7=8-1)$	111 :-1	001 :1
$(6=8-2)$	110 :-2	010 :2
$(5=8-3)$	101 :-3	011 :3

בייצוג בשיטת 2's Comp. למספר  $2^n$  אין ייצוג חיובי. טווח המספרים הינו:  $-2^n, -2^n+1, \dots, -1, 0, 1, 2, \dots, 2^n-1$

**משלים ל-2 - מבנה אלגברי:**

- n ביטים.
- מוסיפים ביט סימן.
- X חיובי <- הייצוג הוא (0, X)
- X שלילי <- הייצוג הוא  $(2^{n+1} - |X|)$
- הגדרה: המשלים ל-2 של המספר X הוא  $2^{n+1} - X$

הצורה  $a_n a_{n-1} a_{n-2} \dots a_2 a_1 a_0$  מייצג את המספר:  $X = \sum_{i=0}^{n-1} a_i 2^i - a_n 2^n$

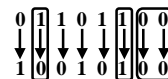
$\sum_{i=0}^{n-1} a_i 2^i = X$  חיובי,  $a_n = 0$   
 $\sum_{i=0}^{n-1} a_i 2^i - 2^n = X$  שלילי,  $a_n = 1$

**חישוב המשלים ל-2:**

הגדרה: המשלים ל-2 של X הוא  $2^{n+1} - X$

חישוב המשלים:

- התקדם מימין והשאר אפסים ללא שינוי עד לספרה הראשונה שהיא "1".
- השאר את ה-"1" הראשון ללא שינוי.
- החלף כל ספרה משמאל ל-"1" הראשון ב-NOT שלה.



### חיבור בשיטת משלים ל-2:

קלט:  $X, Y$  מספרים בינאריים שלמים (חיוביים או שליליים) בעלי  $n$  ספרות וספרת סימן  $(n+1)$ .  $X, Y$  מיוצגים בשיטת 2's Complement

קלט:  $X, Y$

חבר:  $X+Y=Z$

התעלם מנשא סופי (אם קיים), ובדוק גלישה (overflow)

אם לא היתה גלישה, הפלט הוא תוצאת החיבור, מיוצגת ב- 2's Comp.

דוגמא 1:  $n=3$ . רוצים לחשב  $3 - 5$ . נזדקק ל-  $n+1 = 4$  סיביות.

$$\begin{array}{r} 3 = 0011_2 \quad (-5) = 2^4 - 5 = 0101_2 \\ + 1011 \\ \hline 1110 \end{array}$$

2's Comp. of:  $-2 \equiv -0010_2$  ← שלילי

דוגמא 2:  $n=3$ . רוצים לחשב  $3 - 5$ . נזדקק ל-  $n+1 = 4$  סיביות.

$$\begin{array}{r} 5 = 0101_2 \quad (-3) = 2^4 - 3 = 0011_2 \\ + 1101 \\ \hline 1101 \end{array}$$

נשא סופי- התעלם.

• מתעלמים מהנשא הסופי. הוא חשוב בבדיקה של גלישה (overflow) שיתכן כאשר מחברים שני חיוביים (שליליים) והתוצאה גדולה (קטנה) מדי לייצוג ב-  $n$  ביטים.

### נכונות האלגוריתם:

• מניחים כי אין overflow.

חלוקה למקרים:

א.  $X$  אי שלילי ו-  $Y$  אי שלילי:  
התוצאה אי שלילית והנכונות ברורה.

ב.  $X$  אי שלילי ו-  $Y$  שלילי, ונניח ש-  $X >= |Y|$ :

$$X + N - |Y| = (X + Y) + \underbrace{2^{n+1}}_{\text{נשא סופי- התעלם}}$$

### נכונות האלגוריתם- המשך:

• מניחים כי אין overflow.

ג.  $X$  אי שלילי ו-  $Y$  שלילי, ונניח ש-  $X < |Y|$ :

$$X + N - |Y| = N + (X + Y) = N - |X + Y|$$

ד.  $X, Y$  שליליים:

$$\begin{aligned} (N - |X|) + (N - |Y|) &= N + [N - (|X| + |Y|)] \\ &= N + (N - |X + Y|) \end{aligned}$$

נשא סופי- התעלם

### ייצוג בשיטת המשלים ל-1:

כמו קודם, נדון במספרים בני  $n$  סיביות, סיבית  $n+1$  היא סימן.

דוגמא:  $n=2$

111 :-0	000 :0	
(7-1 = 6) 110 :-1	001 :1	
(7-2 = 5) 101 :-2	010 :2	
(7-3 = 4) 100 :-3	011 :3	

אלגוריתם לחישוב משלים ל-1: הפוך כל ספרה לחוד  $0 \leftarrow 1, 1 \leftarrow 0$ .  
דרך נוספת לחישוב המשלים ל-2: חשב משלים ל-1 וחבר +1 לתוצאה

סמנטיקה:  $X = \sum_{i=0}^{n-1} a_i 2^i - a_n (2^n - 1)$

• ל"0" ייצוג כפול.  
• טווח המספרים בני  $n$  סיביות:  $2^{n-1}-1, -1, 0, 1, 2, \dots, (2^n-1)$

### חיבור בשיטת משלים ל-1:

קלט:  $X, Y$  מספרים בגודל של  $n$  סיביות, מיוצגים בשיטת משלים ל-1 בעזרת  $n+1$  סיביות.

פלט:  $X + Y$ , התוצאה ב- 1's comp.

ביצוע: א. חבר  $X + Y$  בעזרת האלגוריתם הסטנדרטי.  
ב. אם יש נשא סופי חבר אותו אל התוצאה (נשא מעגלי)

דוגמאות עבור  $n=3$ :

5 - 3

$$\begin{array}{r} 0101 \\ + 1100 \\ \hline 1001 \\ + 1 \\ \hline 0010 \end{array}$$

2 - 4

$$\begin{array}{r} 0010 \\ + 0111 \\ \hline 1001 \\ \leftarrow \text{שלילי} \\ -0100 \\ \hline -0010 = -2 \end{array}$$

### חיבור בעזרת המשלים ל-1 – נכונות:

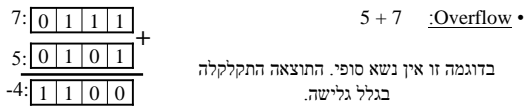
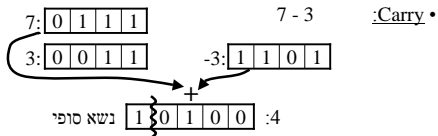
- גם כאן, כמו הוכחת הנכונות עבור המשלים ל-2, ההוכחה נעשית ע"י חלוקה למקרים.
- ההוכחה נשארת כתרגיל לסטודנט.

### השוואה: 2's Complement vs 1's Complement

- ניתן לחשב משלים ל-2 ע"י ביצוע משלים ל-1 וחיבור של +1 לתוצאה. (פעולת השלמה מורכבת יותר עבור משלים ל-2)
- ביצוע החיבור פשוט יותר עבור משלים ל-2. (נשא סופי אך לא מעגלי)
- ייצוג יחיד ל-0 במשלים ל-2. ייצוג כפול ל-0 במשלים ל-1.
- טווח מספרים: משלים ל-2:  $-2^{n-1}, -2^{n-1}+1, \dots, -1, 0, 1, \dots, 2^{n-1}-1$  משלים ל-1:  $-2^{n-1}+1, \dots, -1, 0, 1, \dots, 2^{n-1}-1$
- השימוש במשלים ל-2 יותר נפוץ, בעיקר בגלל שהחיבור פשוט יותר כי לא צריכים לטפל בנשא.

### נשא סופי לעומת גלישה:

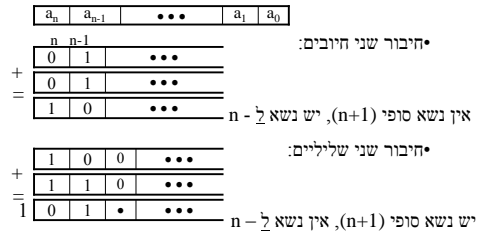
- נשא Carry:** הינו מצביע על תופעה תקינה ומשמש לקביעת הסימן.
- גלישה Overflow:** מצביע על פעולה לא תקינה כתוצאה מחיבור שני מספרים גדולים יותר מדי.
- דוגמה:** עובדים עם מספרים בני 3 ביטים בשיטת משלים ל-2. לכן נקצה 4 ביטים למספר.



בדוגמה זו אין נשא סופי. התוצאה התקלקלה בגלל גלישה.

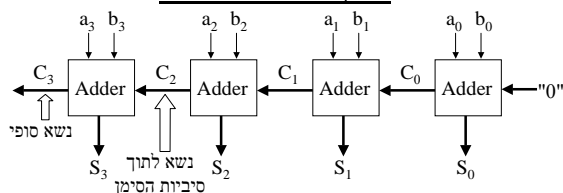
### בדיקת גלישה – Overflow:

- מספרים בני n-1 ספרות, ביט הסימן n.



Overflow condition:  $C_n \oplus C_{n-1} = 1$

### בדיקת גלישה – מימוש:



Overflow iff  $C_n \oplus C_{n-1} = 1$

במצב תקין (לא ללא overflow):

- אם  $\bar{a}$  ו- $\bar{b}$  חיוביים לא אמור להיות נשא לתוך המסכם האחרון, ולא יכול להיות נשא סופי.
- אם  $\bar{a}$  ו- $\bar{b}$  שליליים אמור להיות נשא לתוך המסכם האחרון, ותייב להיות נשא סופי.

### קודים מתקני שגיאות

- טעויות אחסון כתוצאה ממתחים אקראיים.
- שינוי של ביט יחיד יכול לגרום לתוכנית שלמה לא לעבוד.
- קודים מתקני שגיאות (או מגלי שגיאות)

#### Error Correcting Codes:

Linear Codes, Hamming, Reed – Solomon ...

#### Error Detecting Codes:

Checksum, Parity Checking ...

Example: הוסף ביט לכל 4 ביטים. הביט החדש יספור זוגיות

$$S = (X_1 + X_2 + X_3 + X_4) \bmod 2$$

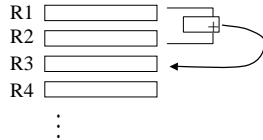
$x_1$	$x_2$	$x_3$	$x_4$	$s$
1	0	0	1	0
1	1	0	1	1

### אוגרים ואחסון ביטים (בינארי)

(signed) char	8 bit
short	16 bit
int	32 bit
long int	64 bit

• אוגרים (Registers) הינם אוסף של תאי זיכרון מהירים מאוד (זמן גישה כחדר שעות המחשב) שבעזרתם מבצעים פעולות אריתמטיות.

• מחשב מכיל ALU המבצע חיבורים מהירים תוך כדי בדיקת נכונות התוצאה (overflow)



### קודים וייצוגים

ייצוג של ערכים לא בינאריים מבוצע ע"י שמירת מהרוזות של ביטים.

#### דוגמא: BCD – Binary Coded Decimal

0	0001	...	7	0111
1	0001	...	8	1000
2	0010	...	9	1001

#### קודים אלפאנומריים: ASCII, EBCDIC (IBM)

A	1000001	0	0110000
B	1000010	1	0110001
C	1000011	:	:
:	:	9	0111001
Z	1011010		
\$	0100100		
.	0101110		
(	0101000		
=	0111101		