
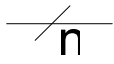
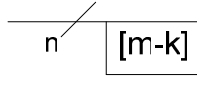


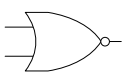
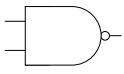

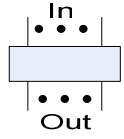
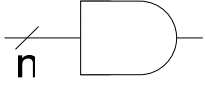
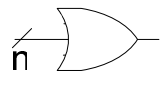
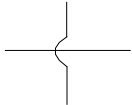


**האוניברסיטה העברית בירושלים**  
**בית-הספר להנדסה ולמדעי המחשב**  
 סימונים ומוסכמות לקורס מיתוג ומערכות ספרתיות

1. סימונים סטנדרטיים לשרטוט מעגלים בבחינה

	Line (1 bit wide)
	Line (n bit wide)
	Choose bits in positions m to k from the n bits
	AND
	OR
	NOR
	NAND
	XOR
	Module
	Reduction AND ( $a_1, \dots, a_n$ ) input n bits, output 1bit
	Reduction OR ( $a_1, \dots, a_n$ ) input n bits, output 1bit
All other gates with one entry	Reduction gate

	Intersecting lines
---	--------------------

2. רכיבים סטנדרטיים:

- a. ADDERS (לא BCD ADDER).
- b. DECODERS
- c. REGISTERS
- d. RAM
- e. ROM (שימו לב, אין אפשרות לכתוב צירופים אדישים בכניסה ל ROM).
- f. COUNTERS
- g. MUXS
- h. FLIPFLOPS (any type).

הנכם רשאים לקבוע את הערך ההתחלתי של כל Register. אנא ציינו במפורש אילו רגיסטרים מקבלים איזה ערך.

3. סימונים לאלגוריתמי חומרה.

סימון	משמעות
$R \leftarrow$	שים ערך ב register R
$\leftarrow R$	קרא ערך מרגיסטר R
$M[Addr] \leftarrow$	כתוב ב RAM בכתובת Addr
Logic Operation(Op1,Op2,...)	פעולה לוגית כלשהי על האופרנדים Op1,Op2...
Arithmetic(Op1,Op2,...)	פעולה אריתמטית כלשהי
$\leftarrow M[Addr]$	קרא מכתובת Addr מה-RAM
f : xxx	בצע את xxx אם התנאי f מתקיים